

9200 核心板地址空间分配表

—Team Mcuzone

首先看一下 9200 的存储控制器方框图：

Figure 28. 存储控制器方框图

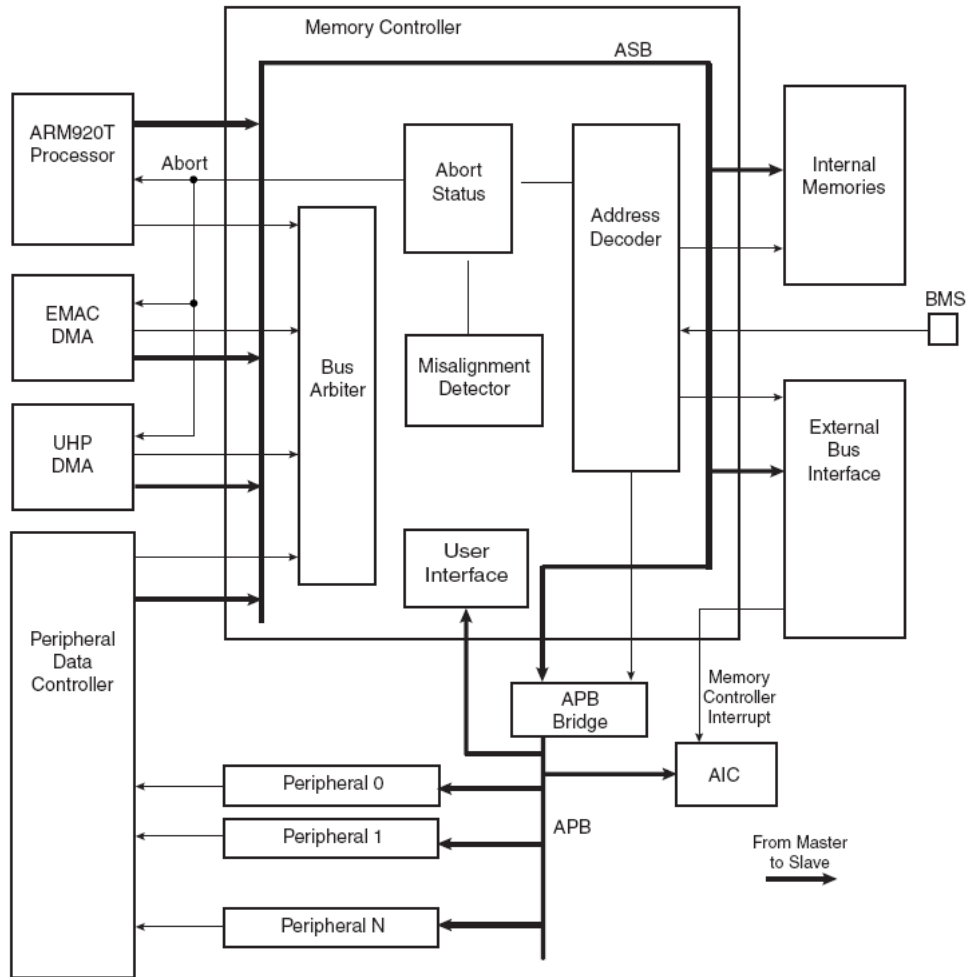


图 1，存储控制器方框图

再看一下外部存储空间的分配：

Figure 29. 外部存储空间

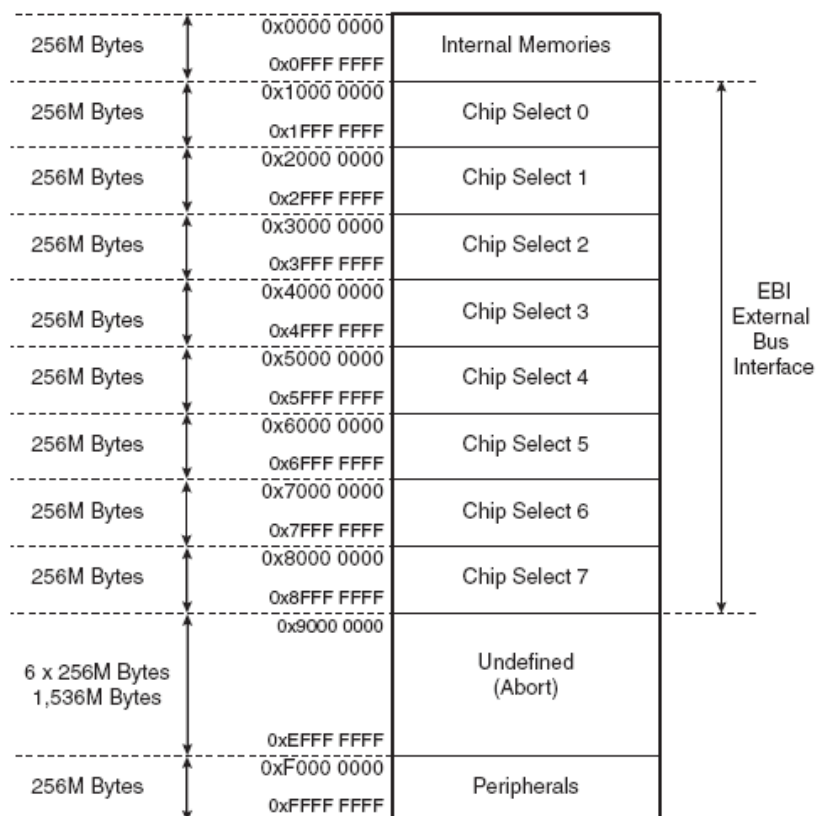


图 2，外部存储空间

9200 一共有 8 个外部存储器片选，分别是 NCS0 到 NCS7，本站的 9200 核心板上使用的是 28F128 和 AT49BV163，这两片 FLASH 的片选都使用的是 NCS0，即使用 9200 的第一个片外存储空间，28F128 和 AT49BV163 可以通过核心板上的跳线来区分，跳在写了 AT49 那边即表示从 AT49BV163 启动，如果跳在写了 28F 那端，即表示从 28F128 启动。当然，客户可以根据自己的需要更换 AT49BV 系列和 28F（如 28F320/28F640/28F128 等）系列存储芯片，以使用不同大小的存储空间；使用外部存储空间还是片内存储空间可以通过核心板上的 FLASHBOOT 跳线来区分，如果从片内存储空间启动，请将 FLASHBOOT 跳线悬空，反之，如果要从片外存储空间启动，请将 FLASHBOOT 跳线闭合。

另外，本 9200 核心板的片外 SDRAM 地址起始于 0x2000 0000，即片选 1，使用的是片外第二个存储空间区域。

再看一下内部存储空间分配：

Figure 30. 重新映射后的内部存储器映射图

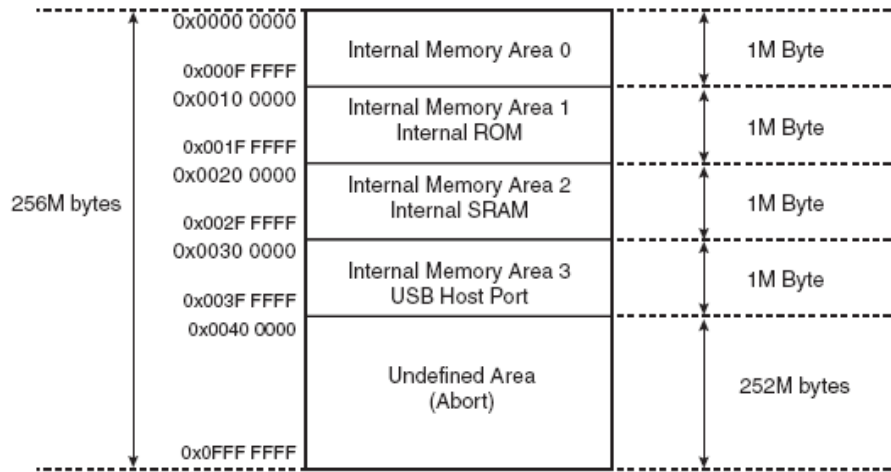


图 3，内部存储空间映射图

使用片内存储空间的时候请注意地址范围，当地址超过 0x0040 0000 的时候系统将会产生一个异常中断。